

Filière(s) :

L3 Electronique, Energie Electrique et Automatique

Code UE :

S3PH502

Intitulé de l'UE :

Circuits FPGA/VHDL

Descriptif :

- Les techniques de modélisation des circuits numériques à l'aide d'un langage de description matériel de VHDL, du langage Labview et du langage C++.
- Les technologies des circuits numériques reprogrammables de type FPGA.
- La conception d'un système numérique donné sous un environnement de développement graphique, son implémentation et validation à l'aide d'une carte de développement cible.

Pré-requis :

Electronique Numérique (Logique combinatoire et séquentielle), Language de programmation structurée C, connaissance sur les convertisseurs analogiques numériques.